

Таблица соответствия данных ОЗУ микросхемы PCF8576 сегментам индикатора со встроенным управлением CF49Tx1xx[1-4][-Dx]

Адрес данных ОЗУ	Данные ОЗУ и соответствующие сегменты ИВУ
	D0 (BP0)
0	K7
1	K8
2	K9
3	K10
4	K11
5	K12
6	L
7	C ₃ H ₈
8	CH ₄
9	H ₂
10	b3
11	g3
12	c3
13	d3
14	e3
15	f3
16	–
17	a3
18	h3
19	b2
20	g2
21	c2
22	d2
23	e2
24	f2
25	a2
26	h2
27	b1
28	g1
29	c1
30	d1
31	e1
32	f1
33	a1
34	K1
35	K2
36	K3
37	K4
38	K5
39	K6

Примечание – Передача данных по I²C шине производится байтами, начиная с любого A адреса 1- битных данных ОЗУ с автоматическим инкрементированием адреса следующего байта данных до (A+8) адреса, в следующем формате:

MЗР	СЗР						
A.D0	(A+1).D0	(A+2).D0	(A+3).D0	(A+4).D0	(A+5).D0	(A+6).D0	(A+7).D0

где MЗР – младший значащий разряд байта данных;
СЗР – старший значащий разряд байта данных.