

Таблица соответствия данных ОЗУ микросхемы PCF8576 сегментам индикатора со встроенным управлением CF126Tx1xx[1 – 4]

Адрес данных ОЗУ	Данные ОЗУ D0 и соответствующие сегменты ИВУ	Адрес данных ОЗУ	Данные ОЗУ D0 и соответствующие сегменты ИВУ
0	-	20	b2
1	-	21	a3
2	-	22	h3
3	K1	23	f3
4	K2	24	g3
5	a1	25	e3
6	h1	26	d3
7	f1	27	c3
8	g1	28	b3
9	e1	29	K3
10	d1	30	m
11	c1	31	μ
12	b1	32	S
13	a2	33	V
14	h2	34	/h
15	e2	35	-1
16	g2	36	K4
17	f2	37	!
18	d2	38	K5
19	c2	39	o)))

Примечание – Передача данных по I²C шине производится байтами, начиная с любого A адреса 1-битных данных ОЗУ с автоматическим инкрементированием адреса следующего байта данных до (A+ 8) адреса, в следующем формате:

M3P

S3P

A.D0	(A+1).D0	(A+2).D0	(A+3).D0	(A+4).D0	(A+5).D0	(A+6).D0	(A+7).D0
------	----------	----------	----------	----------	----------	----------	----------

где M3P – младший значащий разряд байта данных;

S3P – старший значащий разряд байта данных.