

Таблица соответствия данных ОЗУ микросхемы PCF8576 сегментам индикатора со встроенным управлением [С,К]F129Тх2хх[1 – 4][Dх]

| Адрес данных ОЗУ | Данные ОЗУ и соответствующие сегменты ИВУ | |
|------------------|---|----|
| | D0 | D1 |
| 0 | - | - |
| 1 | - | - |
| 2 | - | - |
| 3 | - | - |
| 4 | c8 | b8 |
| 5 | d8 | g8 |
| 6 | e8 | f8 |
| 7 | h8 | a8 |
| 8 | c7 | b7 |
| 9 | d7 | g7 |
| 10 | e7 | f7 |
| 11 | h7 | a7 |
| 12 | K7 | K8 |
| 13 | c6 | b6 |
| 14 | d6 | g6 |
| 15 | e6 | f6 |
| 16 | h6 | a6 |
| 17 | c5 | b5 |
| 18 | d5 | g5 |
| 19 | e5 | f5 |
| 20 | h5 | a5 |
| 21 | K5 | K6 |
| 22 | c4 | b4 |
| 23 | d4 | g4 |
| 24 | e4 | f4 |
| 25 | h4 | a4 |
| 26 | c3 | b3 |
| 27 | d3 | g3 |
| 28 | e3 | f3 |
| 29 | h3 | a3 |
| 30 | K3 | K4 |
| 31 | c2 | b2 |
| 32 | d2 | g2 |
| 33 | e2 | f2 |
| 34 | h2 | a2 |
| 35 | c1 | b1 |
| 36 | d1 | g1 |
| 37 | e1 | f1 |
| 38 | h1 | a1 |
| 39 | K1 | K2 |

Примечание – Передача данных по I²C шине производится байтами, начиная с любого А адреса 2- битных данных ОЗУ с автоматическим инкрементированием адреса следующего байта данных до (А+4) адреса, в следующем формате:

| | | | | | | | |
|------|------|----------|----------|----------|----------|----------|----------|
| MЗР | | | | | | | СЗР |
| A.D0 | A.D1 | (A+1).D0 | (A+1).D1 | (A+2).D0 | (A+2).D1 | (A+3).D0 | (A+3).D1 |

где MЗР – младший значащий разряд байта данных;
СЗР – старший значащий разряд байта данных.