

Таблица соответствия данных ОЗУ микросхемы PCF8576 сегментам индикатора со встроенным управлением KF131Tx2xx[4,9]-Dx

Адрес данных ОЗУ	Данные ОЗУ и соответствующие сегменты ИВУ	
	D0	D1
0	–	T
1	min ⁻¹	c6
2	g6	b6
3	f6	a6
4	d6	e6
5	h	2
6	/	I (вверху)
7	h6	c5
8	g5	b5
9	f5	a5
10	d5	e5
11	I (внизу)	V
12	km	K
13	h5	c4
14	g4	b4
15	f4	a4
16	d4	e4
17	L41	D
18	L42	R
19	h4	c3
20	g3	b3
21	f3	a3
22	d3	e3
23	–	–
24	–	–
25	–	–
26	L31	Z
27	L32	N
28	h3	c2
29	g2	b2
30	f2	a2
31	d2	e2
32	D1	c1
33	C1	G1
34	B1	b1
35	j1	A1
36	F1	a1
37	g1	f1
38	E1	e1
39	J1	d1

Примечание – Передача данных по I²C шине производится байтами, начиная с любого A адреса 2- битных данных ОЗУ с автоматическим инкрементированием адреса следующего байта данных до (A+4) адреса, в следующем формате:

M3P							C3P
A.D0	A.D1	(A+1).D0	(A+1).D1	(A+2).D0	(A+2).D1	(A+3).D0	(A+3).D1

где M3P – младший значащий разряд байта данных;

C3P – старший значащий разряд байта данных.