

Таблица соответствия данных ОЗУ микросхемы PCF8576 сегментам индикаторов [C,K][F,S]146Tx2xx[2,4,7,9][-Dx]

Адрес данных ОЗУ	Данные ОЗУ и соответствующие сегменты ИВУ	
	D0 (BP0)	D1 (BP2)
0	–	–
1	–	–
2	–	–
3	–	–
4	c6	b6
5	d6	g6
6	e6	f6
7	h6	a6
8	c5	b5
9	d5	g5
10	e5	f5
11	h5	a5
12	c4	b4
13	d4	g4
14	e4	f4
15	h4	a4
16	–	–
17	–	–
18	–	–
19	–	–
20	c3	b3
21	d3	g3
22	e3	f3
23	h3	a3
24	–	–
25	–	–
26	–	–
27	–	–
28	c2	b2
29	d2	g2
30	e2	f2
31	h2	a2
32	c1	b1
33	d1	g1
34	e1	f1
35	h1	a1
36	L1	K2
37	L2	K3
38	↑	K1
39	□	–□–

Примечание - Передача данных по I²C шине производится байтами, начиная с любого A адреса 2-битных данных ОЗУ с автоматическим инкрементированием адреса следующего байта данных до (A+4) адреса, в следующем формате:

MЗР				СЗР			
A.D0	A.D1	(A+1).D0	(A+1).D1	(A+2).D0	(A+2).D1	(A+3).D0	(A+3).D1

где MЗР – младший значащий разряд байта данных;
СЗР – старший значащий разряд байта данных.