

Таблица соответствия данных ОЗУ микросхемы PCF8576 сегментам индикаторов [С,К][F,S]152Тх2хх[2,4,7,9][-Dх]

Адрес данных ОЗУ	Данные ОЗУ и соответствующие сегменты ИВУ	
	D0 (BP0)	D1 (BP2)
0	c8	B8
1	d8	g8
2	e8	f8
3	h8	a8
4	c7	b7
5	d7	g7
6	e7	f7
7	h7	a7
8	c6	b6
9	d6	g6
10	e6	f6
11	h6	a6
12	c5	b5
13	d5	g5
14	e5	f5
15	h5	a5
16	L3	K4
17	–	–
18	–	–
19	–	–
20	c4	b4
21	d4	g4
22	e4	f4
23	h4	a4
24	c3	b3
25	d3	g3
26	e3	f3
27	h3	a3
28	c2	b2
29	d2	g2
30	e2	f2
31	h2	a2
32	c1	b1
33	d1	g1
34	e1	f1
35	h1	a1
36	L1	K2
37	L2	K3
38	↑	K1
39	□	–□–

Примечание - Передача данных по I<sup>2</sup>C шине производится байтами, начиная с любого А адреса 2-битных данных ОЗУ с автоматическим инкрементированием адреса следующего байта данных до (А+4) адреса, в следующем формате:

МЗР				СЗР			
A.D0	A.D1	(A+1).D0	(A+1).D1	(A+2).D0	(A+2).D1	(A+3).D0	(A+3).D1

где МЗР – младший значащий разряд байта данных;  
СЗР – старший значащий разряд байта данных.