

Таблица соответствия данных ОЗУ микросхемы PCF8576 сегментам индикатора со встроенным управлением [С,К]F58Тх4хх[1-4]

Адрес данных ОЗУ	Данные ОЗУ и соответствующие сегменты ИВУ			
	D0(ВР0)	D1(ВР1)	D2(ВР2)	D3(ВР3)
0	T2		T4	K2
1	T1		T3	K3
2	P2		P4	K1
3	P1	☼	P3	R
4	c10	a5	d10	b5
5	g10	f5	e10	g5
6	b10	e5	f10	c5
7	a10	h5	h10	d5
8	c9	a4	d9	b4
9	g9	f4	e9	g4
10	b9	e4	f9	c4
11	a9	h4	h9	d4
12	c8	a3	d8	b3
13	g8	f3	e8	g3
14	b8	e3	f8	c3
15	a8	M1	M2	d3
16	–	–	–	–
17	–	–	–	–
18	–	–	–	–
19	–	–	–	–
20	–	–	–	–
21	–	–	–	–
22	–	–	–	–
23	–	–	–	–
24	a14	a12	b14	b12
25	f14	f12	g14	g12
26	e14	e12	c14	c12
27	–	П2	d14	d12
28	c7	a2	d7	b2
29	g7	f2	e7	g2
30	b7	e2	f7	c2
31	a7	П1	–	d2
32	a13	a11	b13	b11
33	f13	f11	g13	g11
34	e13	e11	c13	c11
35	–	НАСТР	d13	d11
36	c6	a1	d6	b1
37	g6	f1	e6	g1
38	b6	e1	f6	c1
39	a6	КОРР	–	d1

Примечание – Передача данных по I²C шине производится байтами, начиная с любого А адреса 4- битных данных ОЗУ с автоматическим инкрементированием адреса следующего байта данных до (А+2) адреса, в следующем формате:

M3P				C3P			
A.D0	A.D1	A.D2	A.D3	(A+1).D0	(A+1).D1	(A+1).D2	(A+1).D3

где M3P – младший значащий разряд байта данных;
C3P – старший значащий разряд байта данных.