

Таблица соответствия данных ОЗУ микросхемы PCF8576 сегментам индикатора со встроенным управлением CF119Tx3xx[1 – 4]

Адрес данных ОЗУ	Данные ОЗУ и соответствующие сегменты ИВУ		
	D0	D1	D2
0	z20	c10	b10
1	a10	d10	g10
2	z19	e10	f10
3	z17	h9	z18
4	z16	c9	b9
5	a9	d9	g9
6	k13	e9	f9
7	z15	h8	k12
8	z14	c8	b8
9	a8	d8	g8
10	k11	e8	f8
11	z13	h7	k10
12	z12	c7	b7
13	a7	d7	g7
14	z11	e7	f7
15	z9	k9	z10
16	z8	c6	b6
17	a6	d6	g6
18	z7	e6	f6
19	z5	h5	z6
20	k8	c5	b5
21	a5	d5	g5
22	k7	e5	f5
23	z4	h4	k6
24	k5	c4	b4
25	a4	d4	g4
26	z3	e4	f4
27	z2	c3	b3
28	a3	d3	g3
29	z1	e3	f3
30	lb5	h2	АВАРИЯ
31	lb4	уровень лог."0"	k4
32	k3	c2	b2
33	a2	d2	g2
34	lb3	e2	f2
35	lb2	h1	k2
36	k1	c1	b1
37	a1	d1	g1
38	lb1	e1	f1
39	bar	уровень лог."0"	уровень лог."0"

Примечание – Передача данных по I<sup>2</sup>C шине производится байтами, начиная с любого А адреса 3-битных данных ОЗУ с автоматическим инкрементированием адреса следующего байта данных до (А+3) адреса, в следующем формате:

МЗР				СЗР			
A.D0	A.D1	A.D2	(A+1).D	(A+1).D	(A+1).D	(A+2).D	(A+2).D
			0	1	2	0	1

где МЗР – младший значащий разряд байта данных;  
СЗР – старший значащий разряд байта данных.