

Таблица соответствия данных ОЗУ микросхемы PCF8576 сегментам индикатора со встроенным управлением [C,K]F130Tx3xx[1 – 4][-Dx]

Адрес данных ОЗУ	Данные ОЗУ и соответствующие сегменты ИВУ		
	D0	D1	D2
0	-	-	-
1	-	-	-
2	-	-	-
3	-	-	-
4	c12	k12	b12
5	d12	a12	g12
6	h12	f12	e12
7	c11	k11	b11
8	d11	a11	g11
9	h11	f11	e11
10	c10	k10	b10
11	d10	a10	g10
12	h10	f10	e10
13	c9	k9	b9
14	d9	a9	g9
15	h9	f9	e9
16	c8	k8	b8
17	d8	a8	g8
18	h8	f8	e8
19	c7	k7	kb
20	d7	a7	g7
21	h7	f7	e7
22	c6	k6	b6
23	d6	a6	g6
24	h6	f6	e6
25	c5	k5	b5
26	d5	a5	g5
27	h5	f5	e5
28	c4	k4	b4
29	d4	a4	g4
30	h4	f4	e4
31	c3	k3	b3
32	d3	a3	g3
33	h3	f3	e3
34	c2	k2	b2
35	d2	a2	g2
36	h2	f2	e2
37	c1	k1	b1
38	d1	a1	g1
39	h1	f1	e1

Примечание – Передача данных по I²C шине производится байтами, начиная с любого А адреса 3-битных данных ОЗУ с автоматическим инкрементированием адреса следующего байта данных до (А+3) адреса, в следующем формате:

МЗР						СЗР	
A.D0	A.D1	A.D2	(A+1).D0	(A+1).D1	(A+1).D2	(A+2).D0	(A+2).D1

где МЗР – младший значащий разряд байта данных;
СЗР – старший значащий разряд байта данных.