

Таблица соответствия данных ОЗУ микросхемы PCF8576 сегментам индикатора со встроенным управлением [С,К]F138Тх2хх[1-4]

Адрес данных ОЗУ	Данные ОЗУ и соответствующие сегменты ИВУ	
	D0	D1
0	-	-
1	-	-
2	-	-
3	-	-
4	-	-
5	-	-
6	-	-
7	-	-
8	-	-
9	-	-
10	-	-
11	-	-
12	-	-
13	-	-
14	-	-
15	-	-
16	k10	k9
17	k7	k11
18	mean	k8
19	max	µm
20	a4	k6
21	b4	c4
22	g4	d4
23	f4	e4
24	a3	h3
25	b3	c3
26	g3	d3
27	f3	e3
28	a2	h2
29	b2	c2
30	g2	d2
31	f2	e2
32	a1	h1
33	b1	c1
34	g1	d1
35	f1	e1
36	STATS	k1
37	min	k5
38	k4	k2
39	CAL	k3

Примечание – Передача данных по I<sup>2</sup>C шине производится байтами, начиная с любого А адреса 2- битных данных ОЗУ с автоматическим инкрементированием адреса следующего байта данных до (А+4) адреса, в следующем формате:

M3P							C3P
A.D0	A.D1	(A+1).D0	(A+1).D1	(A+2).D0	(A+2).D1	(A+3).D0	(A+3).D1

где МЗР – младший значащий разряд байта данных;  
СЗР – старший значащий разряд байта данных.