

Таблица соответствия данных ОЗУ микросхемы PCF8576 сегментам индикаторов [С,К][F,S]154Тх3хх[2,4,7,9][-Dх]

Адрес данных ОЗУ	Данные ОЗУ и соответствующие сегменты ИВУ		
	D0 (BP0)	D1 (BP1)	D2 (BP2)
0	-	-	-
1	-	-	-
2	-	-	-
3	-	b12	c12
4	a12	g12	d12
5	f12	e12	h12
6	K6	b11	c11
7	a11	g11	d11
8	f11	e11	h11
9	L5	b10	c10
10	a10	g10	d10
11	f10	e10	h10
12	K5	b9	c9
13	a9	g9	d9
14	f9	e9	h9
15	L4	b8	c8
16	a8	g8	d8
17	f8	e8	h8
18	K4	b7	c7
19	a7	g7	d7
20	f7	e7	h7
21	L3	b6	c6
22	a6	g6	d6
23	f6	e6	h6
24	K3	b5	c5
25	a5	g5	d5
26	f5	e5	h5
27	L2	b4	c4
28	a4	g4	d4
29	f4	e4	h4
30	K2	b3	c3
31	a3	g3	d3
32	f3	e3	h3
33	L1	b2	c2
34	a2	g2	d2
35	f2	e2	h2
36	K1	b1	c1
37	a1	g1	d1
38	f1	e1	h1
39	⌋	□	↑

Примечание - Передача данных по I²C шине производится байтами, начиная с любого А адреса 3-битных данных ОЗУ с автоматическим инкрементированием адреса следующего байта данных до (А+3) адреса, в следующем формате:

МЗР						СЗР	
A.D0	A.D1	A.D2	(A+1).D0	(A+1).D1	(A+1).D2	(A+2).D0	(A+2).D1

где МЗР – младший значащий разряд байта данных;
СЗР – старший значащий разряд байта данных.